

اطلاعیهی دفاع از پایان نامه کارشناسی ارشد



دانشگاه صنعتی شیراز

دانشکده مهندسی برق و الکترونیک گروه الکترونیک

عنوان:

طراحی و شبیه‌سازی یک مبدل دیجیتال به آنالوگ جریانی ۱۱ بیت با فرکانس کلاک

۱/۲ گیگاهرتز در تکنولوژی CMOS ۶۵nm

توسط:

امیرحسین احمدی

استاد راهنما:

دکتر ابراهیم عبیری

زمان برگزاری: ۹۷/۱۰/۲۶

ساعت: ۱۱-۱۳

محل برگزاری: سالن کنفرانس دانشکده برق